



# Bayerischer Forschungsverbund für Nanoelektronik

1. Bayerischer FORNEL-Workshop, 12. April 2005

**Willkommen**

**am Lehrstuhl für Technische Elektronik  
Fakultät Elektrotechnik und Informationstechnik  
Technische Universität München**



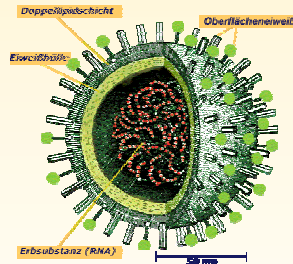
1. Bayerischer FORNEL-Workshop, 12. April 2005

W.Hansch, Begrüßung FORNEL

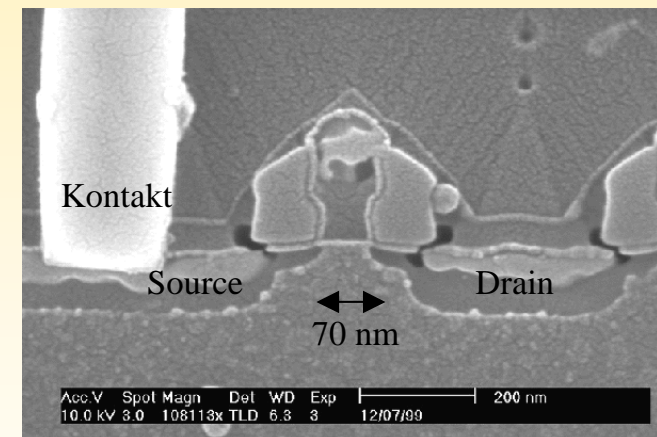
# FORNEL = Forschungsverbund für Nanoelektronik



**Nanos**  
gr. der Zwerg



**Virus**  
klein, 100nm



**MOSFET**  
INTEL, Pentium3, 2002

## Organisation Workshop

**9:00 -10::00 Eintreffen**

**10:00 - 12:30 Vorträge**

**12:30 - 13:30 Mittagsbuffet der Landshuter Bäuerinnen**

**13:30 - 16:30 Vorträge**

**16:30 Ende des Workshops,  
Möglichkeit zur Besichtigung des Lehrstuhls für Technische Elektronik**

# Forschung am Lehrstuhl für Technische Elektronik

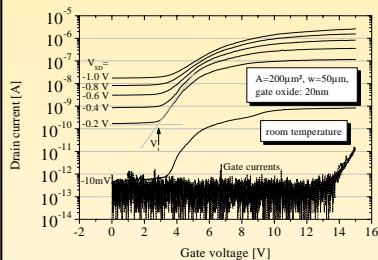
## Halbleitertechnologie

Technologische Prozesse für zukünftige Bauelemente



## Bauelemente

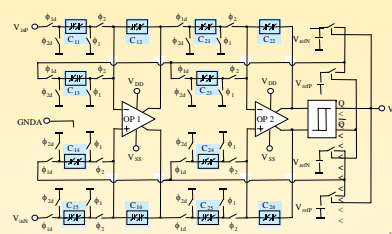
Neue und verbesserte Bauelemente



Bauelementdesign  
Simulation, Fertigung  
Charakterisierung

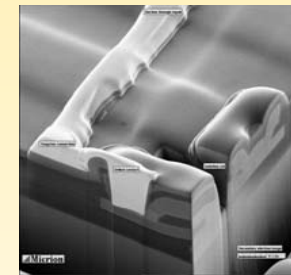
## Schaltungen

Schaltungen sub-100nm-Technologien



## Fehleranalyse

Ausfallursachen und Fehlermodelle



## Produktionstechnik

Großvolumige und effiziente Herstellung von ICs



## Hierzu aktuelle Forschungsthemen:

- ULSI-Metallisierungen
- Atomic layer CVD
- Gate Stacks

- Si-Tunneltransistoren
- Biosensoren

- Analog-Digital-Wandler
- Ultra-Low-Power-CMOS

- Focused Ion Beam Technik
- SIMS, AFM

- Supply Chains
- Dispatching

# Viel Freude am Workshop

**Dank an alle Teilnehmer und die Vortragenden**

**Dank an alle Mitarbeiter für die Organisationsarbeit**